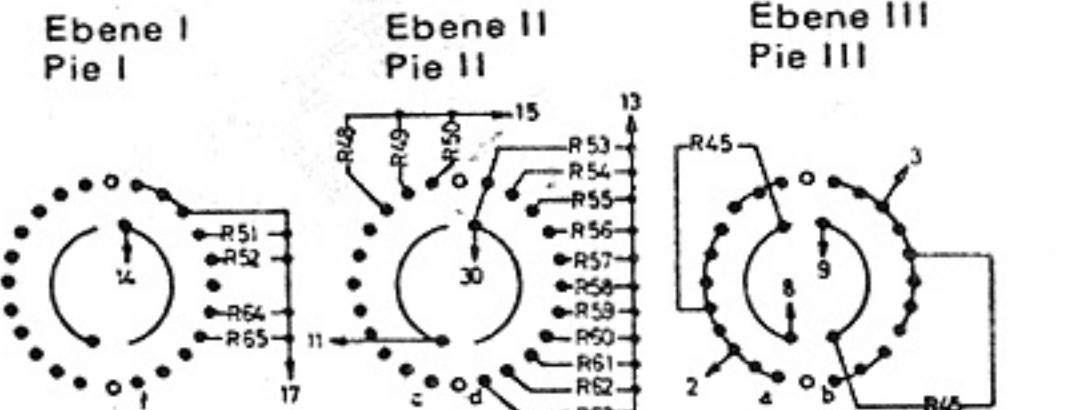
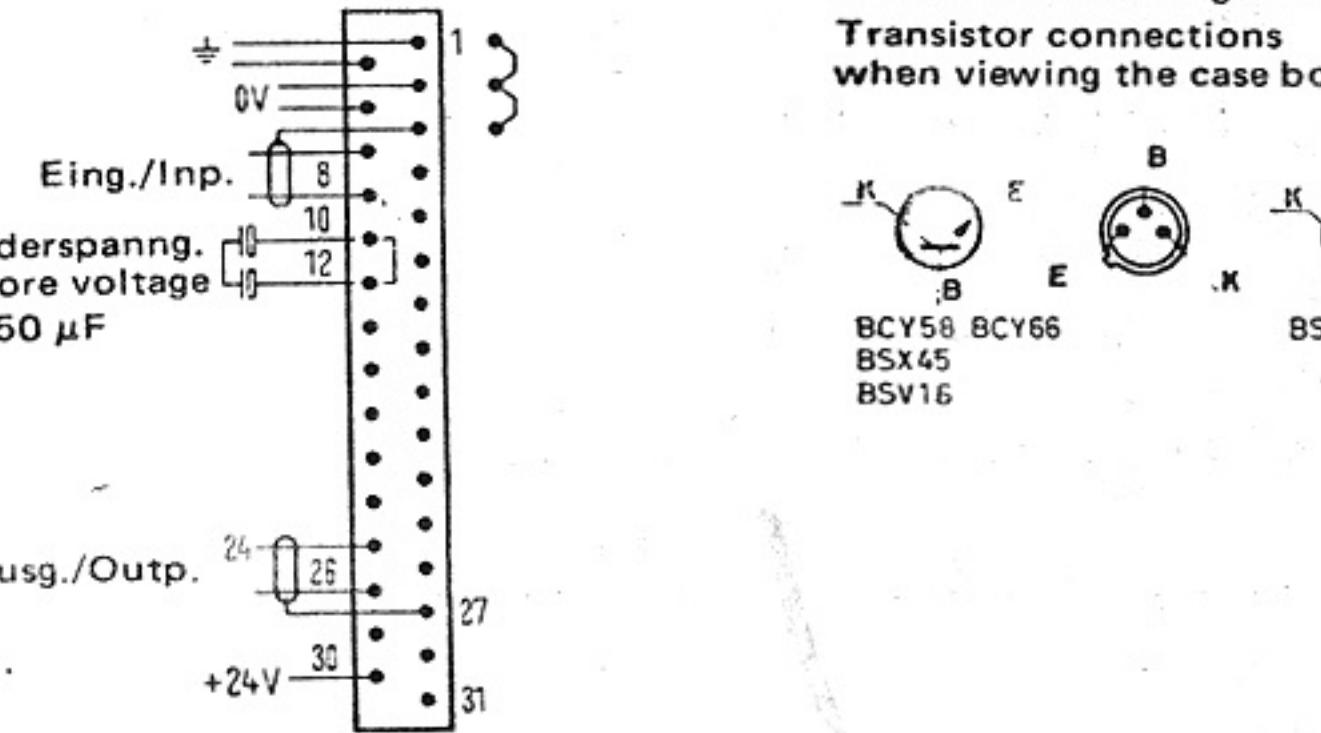


S1-Schalterbelegung
(auf Lötseite gesehen)
S1-Switch allocation
(when viewing the
soldered side)

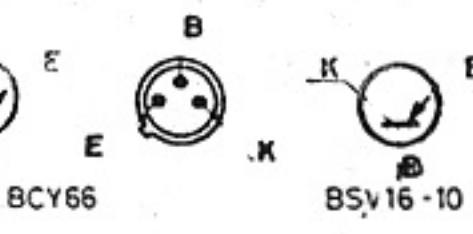


Steckerbelegung
Plug allocation

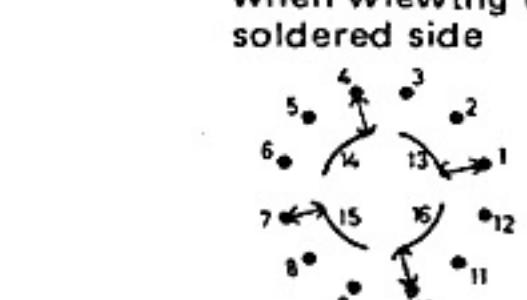


Blockierung: A1/A10
Blocking device: A1/A10

Transistoranschlüsse
auf Gehäuseboden gesehen
Transistor connections
when viewing the case bottom



S2-Schalterbelegung
auf Lötseite gesehen
S2-Switch allocation
when viewing the
soldered side



Gleich- und Wechselspannungen sind
Richtwerte, gemessen gegen 0 V.
D.c. and a.c. voltages are approx-
imate data, measured against 0 V.

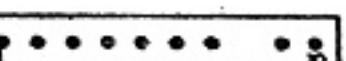
Gleichspannungsmessungen durchgeführt
mit Multizet 50 000 Ω/V.

Wechselspannungsrichtwerte
 $U_e = 50 \text{ mV}$ $R_1 = 200 \Omega$ Anschl. 6/8
 $U_a = 5 \text{ V}$ $R = 300 \Omega$ Anschl. 24/26
 $V = 40 \text{ dB}$

D.c. and a.c. voltages are approx-
imate data, measured against 0 V.
D.c. voltages measured by means
of a Multizet 50.000 Ω/V

A.c. voltage approximate values
 $U_e = 50 \text{ mV}$ $R_1 = 200 \Omega$ conn. 6/8
 $U_a = 5 \text{ V}$ $R = 300 \Omega$ conn. 24/26
 $V = 40 \text{ dB}$

Verstärker V1
von unten gesehen
Amplifier V1
bottom view



5/7/21
23/25/27
Schirme/Screens

1/2
Masse/Frame

+21.5...28V
 $I_{max} \approx 70 \text{ mA}$
J_{max}, approx. 70 mA

Ausgang
Output +6dB
 $R_2 \geq 300\Omega$

0 Volt

5/7/21
23/25/27
Masse/Frame